

OPTOIN-PCle32 ULTRA

EDV-Nr.: A-844810

32 Eingänge über Optokoppler
32*32 Bit Zähler
2 Timer
2 IC-Einheiten
Board-Identifikation

wasco[®]

Handbuch

Copyright® 2019 by Messcomp Datentechnik GmbH

Diese Dokumentation ist urheberrechtlich geschützt. Alle Rechte sind vorbehalten.

Messcomp Datentechnik GmbH behält sich das Recht vor, die in dieser Dokumentation beschriebenen Produkte jederzeit und ohne Vorankündigung zu verändern.

Ohne schriftliche Genehmigung der Firma Messcomp Datentechnik GmbH darf diese Dokumentation in keinerlei Form vervielfältigt werden.

Geschützte Warenzeichen

Windows®, Visual Basic®, Visual C++®, Visual C#® sind eingetragene Warenzeichen von Microsoft.

wasco® ist ein eingetragenes Warenzeichen.

Linux® ist ein eingetragenes Warenzeichen.

Ubuntu® ist ein eingetragenes Warenzeichen.

LabVIEW® ist ein eingetragenes Warenzeichen.

Bei anderen genannten Produkt- und Firmennamen kann es sich um Warenzeichen der jeweiligen Inhaber handeln.

Haftungsbeschränkung

Die Firma Messcomp Datentechnik GmbH haftet für keinerlei durch den Gebrauch der Interfacekarte OPTOIN-PCIe32_{ULTRA} und dieser Dokumentation direkt oder indirekt entstandene Schäden.

Inhaltsverzeichnis

1. Produktbeschreibung	5
2. Installation der OPTOIN-PCIe32^{ULTRA}	6
2.1 Installation der Karte in den Rechner	6
3. Anschlussstecker	7
3.1 Lage der Anschlussstecker auf der Platine	7
3.2 Steckerbelegung von CN1	8
4. Systemkomponenten	9
4.1 Blockschaltbild	9
4.2 Zugriff auf die Systemkomponenten	10
4.2 Zugriff auf die Systemkomponenten	10
5. 32 Optokopplereingänge	11
5.1 Pinbelegung der Eingangsoptokoppler	11
5.2 Eingangsspannungsbereiche	12
5.3 Eingangsbeschaltung	14
5.4 Eingangsstrom	14
5.5 Zugriff auf die Eingänge	15
5.6 Optokopplereingänge mit digitalem Filter	15
5.7 Interruptfunktionen der Optokopplereingänge	16
5.8 Portadressen	20
6. Zähler	24
6.1 Grundfunktion	24
6.2 Interruptfunktion	24
6.3 Portadressen	25
7. Timer	36
7.1 Anwendung Intervall-Interruptauslösung	36
7.2 Portadressen	37
8. Input-Capture-Einheit	40
8.1 Kontinuierliche Messung periodischer Signale	40
8.2 Portadressen	42
9. Interruptcontroller	46
9.1 Portadressen	48

10. Board-Identifikation.....	60
10.1 Portadressen	61
11. Programmierung unter Windows®	62
11.1 Installation des Windows® Treibers	62
11.2 Installation der Windows® Entwicklungsdateien.....	62
11.3 Programmierung der OPTOIN-PCIe32 mit wasco®-Treiber	65
11.4 Zugriff auf die Karte OPTOIN-PCIe32 ^{ULTRA}	66
11.5 Zuordnung der Memory Mapped I/O-Adressen	66
11.6 Kompatibilität zur OPTOIN-PCI32 ^{STANDARD}	67
12. Programmierung unter Linux®	68
12.1 Installation des Linux® Treibers	68
12.2 Unterstützte Linux-Distributionen/Kernelversionen	68
12.3 Programmierung der OPTOIN-PCIe32 mit wasco®-Treiber.....	68
12.4 Zugriff auf die Karte OPTOIN-PCIe32 ^{ULTRA}	69
12.5 Zuordnung der Memory Mapped I/O-Adressen.....	69
13. Zubehör	70
13.1 Passendes wasco®-Zubehör	70
13.2 Anschlusstechnik (Anwendungsbeispiele).....	70
13.3 Einzelkomponenten zur Eigenkonfektionierung	71
14. Fehlersuche	72
15. Technische Daten	73
16. Produkthaftungsgesetz.....	74
17. EG-Konformitätserklärung	76

1. Produktbeschreibung

Die OPTOIN-PCIe32^{ULTRA} (Boardname: WASCO-PCIe8232) bietet 32 digitale Eingänge mit galvanischer Trennung für jeden einzelnen Kanal. Die Potentialtrennung gewährleisten hochwertige Optokoppler. Jeder Eingang ist zusätzlich durch Schutzdioden gegen schädliche Spannungsspitzen und Impulse geschützt. Über Jumperblöcke sind zwei verschiedene Eingangsspannungsbereiche einstellbar. Jedem Eingang kann ein programmierbarer Filter zugeordnet werden, um Eingangsimpulse unter einer einstellbaren Impulsdauer auszublenden.

Neben den galvanisch getrennten Eingängen stehen mehrere Zähler und Input-Capture-Einheiten (z.B. Periodenmessung) zur Verfügung. Interruptauslösungen sind durch alle Optokopplereingänge, Zähler und IC-Einheiten sowie zeitabhängig durch zwei 32-Bit-Timer möglich. Die Anschlüsse der Eingangsoptokoppler sind der am Slotblech der Platine montierten 68poligen SCSI-Buchse zugeführt. Die Steckerbelegung ist bezüglich der Optokoppler-Eingänge identisch zu den PCI-Karten OPTOIN-PCI32, ein Umstieg auf PCIe32^{ULTRA} ist dadurch einfach realisierbar.

Des Weiteren besitzt die Karte einen Board-Identifikations-Jumperblock, um mehrere identische Karten im PC unterscheiden zu können.

2. Installation der OPTOIN-PCle32^{ULTRA}

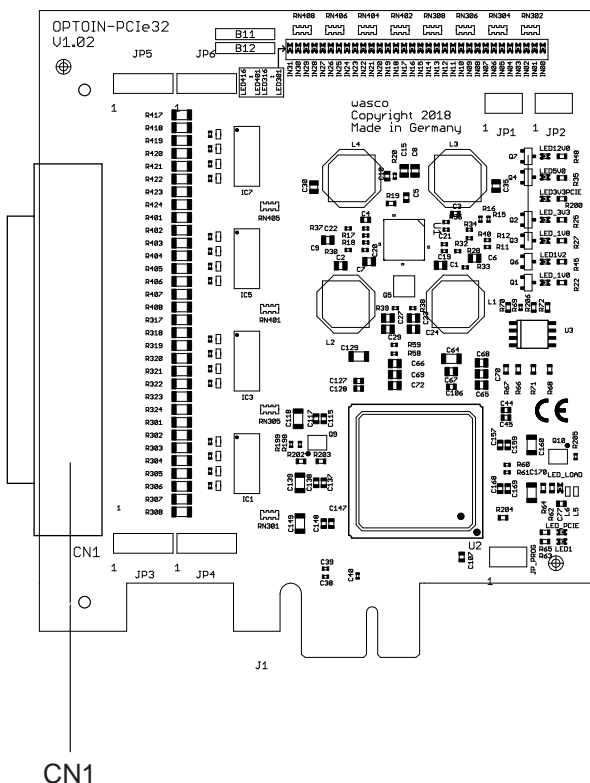
2.1 Installation der Karte in den Rechner

Achten Sie vor dem Einbau der OPTOIN-PCle32 darauf, dass der Rechner vom Netz getrennt oder zumindest ausgeschaltet ist. Beim Einbau der Interface-Karte in den laufenden Rechner besteht die Gefahr, dass neben der OPTOIN-PCle32 auch andere Karten des PCs oder Rechners beschädigt oder zerstört werden.

Wählen Sie in Ihrem Rechner einen freien PCIe-Steckplatz, in den Sie dann die Karte einsetzen. Nehmen Sie dazu auch das Benutzerhandbuch Ihres Computers zu Hilfe. Verschrauben Sie das Slotblech der Platine mit dem Rechnergehäuse, damit sich die Karte nicht während des Betriebs unter Einwirkung der Anschlusskabel aus dem Steckplatz lösen kann.

3. Anschlussstecker

3.1 Lage der Anschlussstecker auf der Platine



CN1: Optokoppler-Eingänge IN00...IN31

3.2 Steckerbelegung von CN1

GND	68	□	□	34	Vcc
GND	67	□	□	33	Vcc
IN31-	66	□	□	32	IN31+
IN30-	65	□	□	31	IN30+
IN29-	64	□	□	30	IN29+
IN28-	63	□	□	29	IN28+
IN27-	62	□	□	28	IN27+
IN26-	61	□	□	27	IN26+
IN25-	60	□	□	26	IN25+
IN24-	59	□	□	25	IN24+
IN23-	58	□	□	24	IN23+
IN22-	57	□	□	23	IN22+
IN21-	56	□	□	22	IN21+
IN20-	55	□	□	21	IN20+
IN19-	54	□	□	20	IN19+
IN18-	53	□	□	19	IN18+
IN17-	52	□	□	18	IN17+
IN16-	51	□	□	17	IN16+
IN15-	50	□	□	16	IN15+
IN14-	49	□	□	15	IN14+
IN13-	48	□	□	14	IN13+
IN12-	47	□	□	13	IN12+
IN11-	46	□	□	12	IN11+
IN10-	45	□	□	11	IN10+
IN09-	44	□	□	10	IN09+
IN08-	43	□	□	9	IN08+
IN07-	42	□	□	8	IN07+
IN06-	41	□	□	7	IN06+
IN05-	40	□	□	6	IN05+
IN04-	39	□	□	5	IN04+
IN03-	38	□	□	4	IN03+
IN02-	37	□	□	3	IN02+
IN01-	36	□	□	2	IN01+
IN00-	35	□	□	1	IN00+

Vcc:

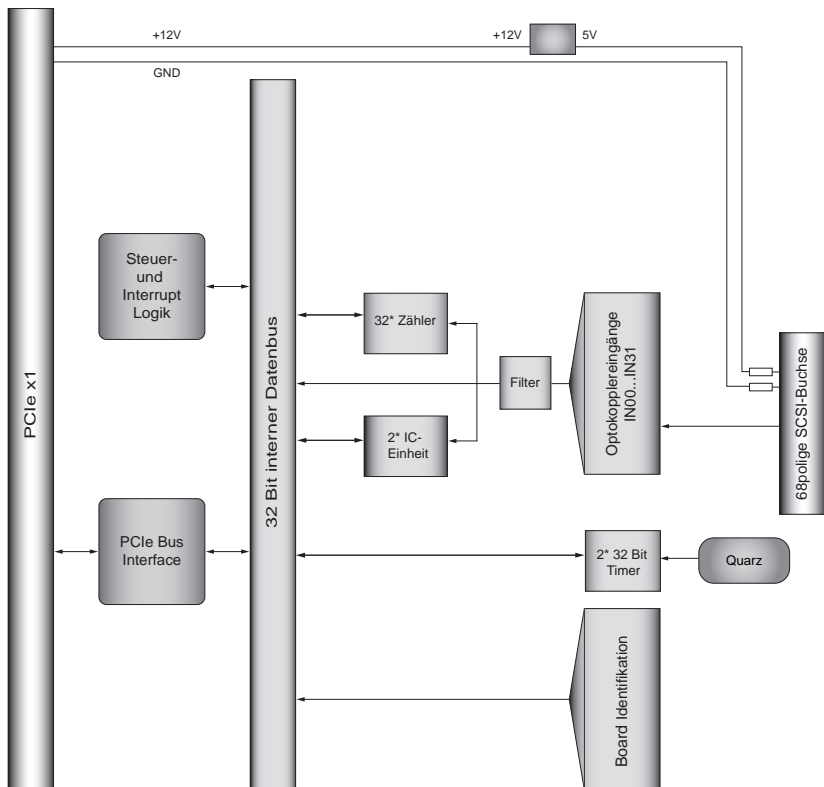
Interne Versorgungsspannung (+ 5V) der PCIe-Karte (nur durch Einlöten einer Drahtbrücke an B11). Hier niemals eine externe Spannung anlegen.

GND:

Masse des Rechners (nur durch Einlöten einer Drahtbrücke an B12)

4. Systemkomponenten

4.1 Blockschaftbild



4.2 Zugriff auf die Systemkomponenten

Der Zugriff auf die Hardware-Komponenten der OPTOIN-PCIe32 erfolgt durch das Lesen von bzw. Schreiben in Memory-Mapped I/O-Adressen mit Hilfe von Library-Funktionen. Die für die OPTOIN-PCIe32 relevanten Adressen ergeben sich abhängig von einer vom BIOS vergebenen Basisadresse. Der Zugriff auf die OPTOIN-PCIe32 erfolgt ausschließlich im Doppel-Wort-Zugriff (Hinweise hierzu finden Sie im Kapitel Programmierung sowie in den Beispielpogrammen auf der mitgelieferten CD).

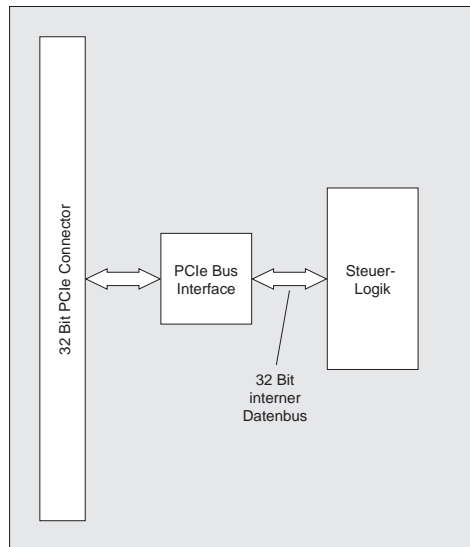


Abb. 4.2

5. 32 Optokopplereingänge

Die OPTOIN-PCIe32 verfügt über 32 Eingangskanäle, deren galvanische Trennung mittels Optokoppler erreicht wird. Die Isolationsspannung zwischen Masse des Computers und Eingang beträgt 500 Volt, während die Spannung zwischen den Eingangskanälen auf 50 Volt begrenzt ist.

5.1 Pinbelegung der Eingangsoptokoppler

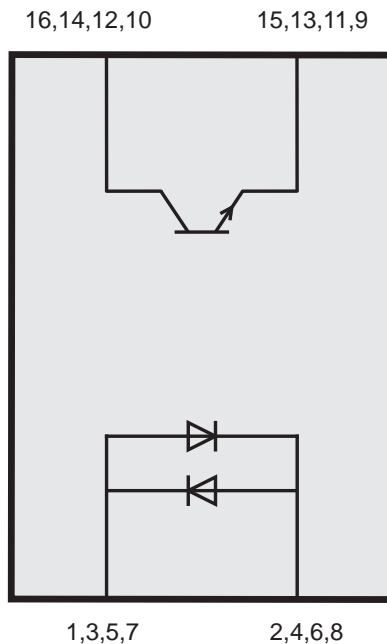


Abb. 5.1

5.2 Eingangsspannungsbereiche

Durch das Setzen von Jumpers auf den Blöcken JP3, JP4, JP5 und JP6 kann für jeden Optokopplereingang zwischen zwei Eingangsspannungsbereichen gewählt werden.

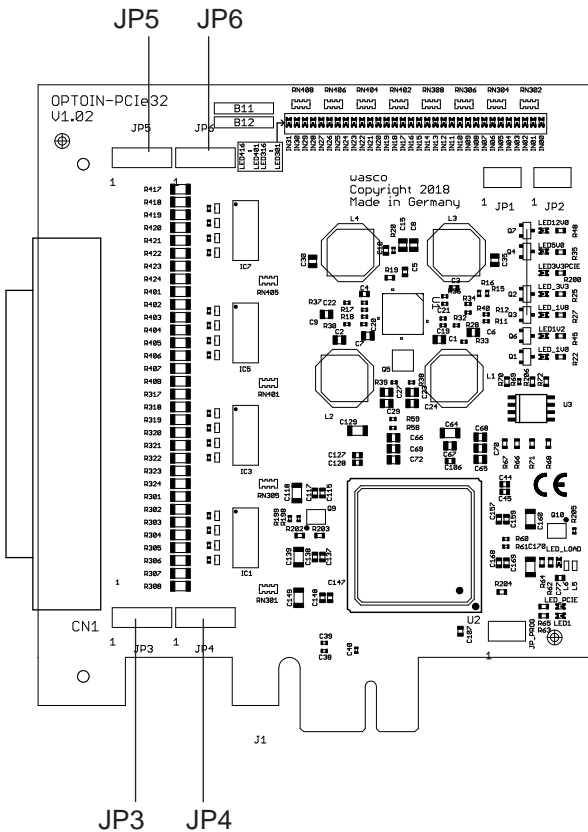
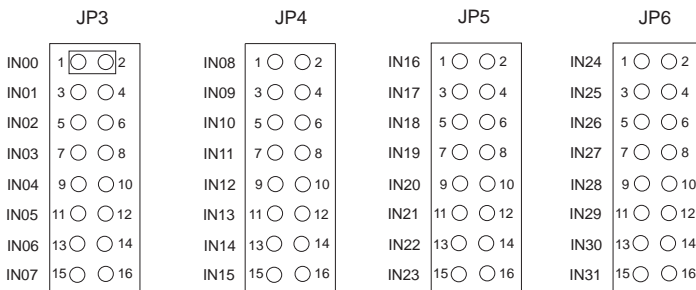


Abb. 5.2

Die Daten der zwei Eingangsspannungsbereiche entnehmen Sie bitte der folgenden Tabelle:

Jumper	LOW	HIGH
gesetzt	0...1 V	5...15 V
nicht gesetzt	0...2 V	14...30 V



Beispiel:

Durch das Setzen eines Jumpers zwischen Pin1 und Pin2 des Jumperblocks JP3 wechselt der Eingangsspannungsbereich des IN00 von 0..2V (Low) und 14..30V (High) auf 0..1V (Low) und 5..15V (High). Die restlichen Eingangsspannungsbereiche bleiben unverändert.

5.3 Eingangsbeschaltung

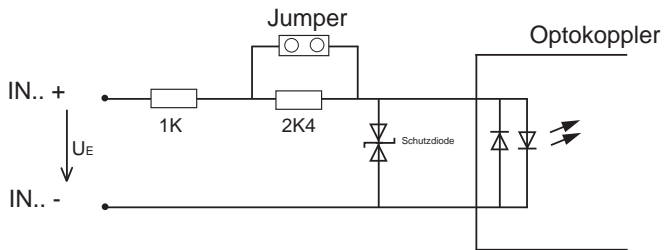


Abb. 5.3

5.4 Eingangsstrom

$$I_E \approx \frac{U_E - 1,1V}{3400\Omega} \quad (\text{Jumper nicht gesetzt})$$

$$I_E \approx \frac{U_E - 1,1V}{1000\Omega} \quad (\text{Jumper gesetzt})$$

5.5 Zugriff auf die Eingänge

Um den Zustand der Optokopplereingänge zu ermitteln, muss das Register OPTOIN ausgelesen werden. Jedes Bit des 32bit-Wertes steht für jeweils einen Eingang wie aus der Registertabelle zu entnehmen.

Anwendungsbeispiel

Als Beispiel wird jeder dritte Optokopplereingang des Eingangssteckers auf HIGH und der Rest auf LOW gelegt. Wird das Register OPTOIN gelesen, so liefert die Karte den Wert 0x44444444(hex) zurück. Aus diesem Wert können nun die Zustände der einzelnen Eingänge durch eine Und-Verknüpfung herausgefiltert werden.

5.6 Optokopplereingänge mit digitalem Filter

Jeder Optokopplereingang des Boards WASCO-PCIe8232 besitzt einen eigenen konfigurierbaren digitalen Filter, um Störungen oder Einschwingungen des Eingangssignals zu filtern. Dabei überprüft der Filter wie in Abb. 5.5 gezeigt, ob ein anliegendes Signal lange genug anliegt. Ist dies nicht der Fall, so wird z.B. ein zu kurzer Puls ignoriert. Die Mindestzeit, welche eine Signaländerung am jeweiligen Eingang anliegen muss, um nicht gefiltert zu werden, wird über das Register OPTOINFILx eingestellt. Hier kann eine Filterbreite von 0 - 65535µs in 1-µs-Schritten eingestellt werden. Im Default-Zustand ist der Filter deaktiviert, sprich die Filterdauer beträgt 0µs.

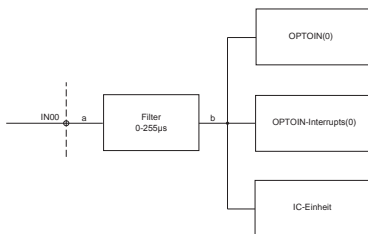


Abb. 5.4

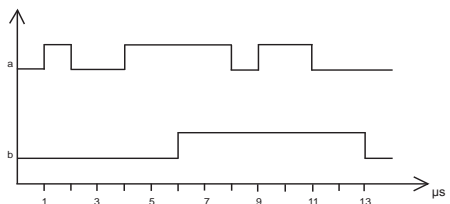


Abb. 5.5

Zu beachten ist bei der Verwendung der Filter, dass die Optokopplereingänge zum einen weit längere Schaltzeiten über $1\mu\text{s}$ besitzen und zum anderen unterschiedlich steile Steigungs- und Fallkurven aufweisen. Diese werden bei der Filterkonfiguration aufgrund von Bauteiltoleranzen unter den Optokopplern nicht berücksichtigt und müssen vom Anwender selbst mit einberechnet werden. Werden diese Schaltzeiten nicht mit einberechnet, kann dies dazu führen, dass Signale am Optokopplereingang gefiltert werden, obwohl sie theoretisch lange genug anliegen.

5.7 Interruptfunktionen der Optokopplereingänge

Um Änderungen an den Optokopplereingängen ohne regelmäßiges Abfragen der Eingänge durch den PC zu erkennen, bietet die OPTOIN-PCle32 mehrere Interruptmöglichkeiten an. So gibt es zum einen die Möglichkeit, dass die Karte bei einer steigenden Flanke an einem der Eingänge einen Interrupt am PC auslöst, oder zum anderen, dass sie dem PC durch einen Interrupt eine generelle Änderung der Eingänge signalisiert.

Neben diesem Kapitel lesen Sie bitte das Kapitel Interruptcontroller durch.

5.7.1 Flankenerkennung

Um steigende Flanken an den Optokopplereingängen zu erkennen, besitzt jeder einzelne Eingang eine Flankenerkennung mit zuschaltbarer Interruptfunktion. Dafür wird ein 32bit Interruptregister (OPTOINIF) bereitgestellt, welches für jeden Eingangskanal ein Bit zur Flankenerkennung zur Verfügung stellt. Sobald an einem Eingang eine steigende Flanke durch die Karte erkannt wird, wird das jeweilige Bit im Register OPTOINIF gesetzt. Ist mindestens eines der freigeschalteten Bits gesetzt, wird dies über eine Leitung an den Interruptcontroller weitergeleitet.

Das Freischalten der Interruptfunktion erfolgt durch das Beschreiben des 32bit Registers OPTOINIFe. Dabei repräsentiert jedes einzelne Bit einen Eingang. Wie aus der Tabelle Portadressen (Kapitel 11.1) zu entnehmen ist, bedeutet eine 1 im jeweiligen Bit eine Aktivierung und eine 0 eine Deaktivierung der Interruptfunktion. Steht im Bit also z.B. eine 0, so wird bei einer steigenden Flanke im Register OPTOINIF zwar das entsprechende Bit gesetzt, jedoch wird dieses Bit bei der Interruptauslösung nicht berücksichtigt.

Im Defaultzustand sind alle Interruptkanäle deaktiviert.

Nach dem ausgelösten Interrupt muss in der entsprechenden Interrupt-Service-Routine durch das Einlesen des Registers OPTOINIF die Quelle ermittelt und anschließend das Bit gelöscht werden, indem das zum Quellenkanal gehörige Bit im Register OPTOINIFr gesetzt wird. Nachdem die Karte den Resetbefehl durchgeführt hat, wird das Bit automatisch zurückgesetzt.

Anwendungsbeispiel:

Gewünscht wird eine Flankenerkennung mit Interruptauslösung am Kanal IN01. Im folgenden Beispiel werden die einzelnen Schritte aufgezählt, wie die Konfiguration durchgeführt werden muss und was in der Interrupt-Service-Routine zur erneuten Freigabe des Interrupts unternommen werden muss.

Bitte beachten Sie, dass in diesem Beispiel nicht die Interruptkonfiguration des Treibers aufgelistet ist. Eine Beschreibung hierzu liegt dem Treiber bei.

Neben diesem Beispiel sind zudem auf unserer Homepage Beispielprogramme zum Download bereitgestellt.

Konfiguration:

1. Freischaltung der Interruptfunktion der Karte (siehe Kapitel Interruptcontroller)
2. Freischalten des gewünschten Interrupts

Bevor der Flankenerkennungsinterrupt freigeschaltet wird, muss überprüft werden, ob das Flankenspeicherregister OPTOINIF vollständig zurückgesetzt ist, da sonst eventuell sofort nach der Freigabe des Interrupts ein Interrupt ausgelöst wird. Sind nicht alle Bits im Register OPTOINIF zurückgesetzt, schreiben Sie den Wert 0xffffffff(hex) in das Register OPTOINIFr.

Aus der Tabelle ist zu entnehmen, dass zur Freischaltung des Flankenerkennungsinterruptes am Kanal IN01 Bit 1 im Register OPTOINIFe gesetzt werden muss. Mit Hilfe des PCIe-Schreibbefehls wird also der Wert 0x00000002(hex) bzw. 2(dec) in dieses Register geschrieben.

Interrupt-Service-Routine

1. Um die Quelle des Interrupts zu ermitteln, muss das Flankenregister OPTOINIF ausgelesen werden (Rückgabewert hier 0x00000002(hex)). Sollten noch andere Quellen wie Timer etc. möglich sein, muss im INTCON-Register überprüft werden, ob der vom PC empfangene Interrupt vom OPTOINIF-Register stammt.
2. Ist die Quelle identifiziert, muss das Quellenbit gelöscht werden. Hierfür schreiben Sie in unserem Fall den Wert 0x00000002(hex) in das Register OPTOINIFr.

Achtung:

Sollten in der Zeit noch weitere Interrupts geschehen sein (z.B. Timer), müssen diese in ihren jeweiligen Registern ebenfalls gelöscht werden. Erst nachdem alle aktivierten Interruptregister wieder auf 0 gesetzt wurden, kann ein weiterer Interrupt ausgelöst werden.

5.7.2 Portänderungen

Müssen die Optokopplereingänge oft abgefragt werden, um Änderungen zu erkennen, so kann eine weitere Interruptfunktion verwendet werden, um den PC zu entlasten. So bietet die WASCO-PCIe8232 die Möglichkeit an, bei einer Änderung an den Eingängen einen Interrupt auszulösen.

Zur Freischaltung dieser Interruptfunktion muss zum einen das Register OPTOINICe auf 0x00000001 gesetzt werden. Zum anderen kann der Anwender durch das 32bit Register OPTOINICCe bestimmen, welche Eingänge bei der Erkennung berücksichtigt werden sollen. Findet eine Änderung der Eingänge statt, so wird im Register OPTOINIC das entsprechende Bit gesetzt. Um nach einem Auslösen des Interrupts diesen wieder freizuschalten, muss das entsprechende Bit im Register OPTOINICr gesetzt werden. Nach dem Reset wird das Resetbit von selbst zurückgesetzt.

5.8 Portadressen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x0000	OPTOIN	31:16	OPTOIN <31:16>															
0x00A0	OPTOINFIL0	15:0	OPTOIN <15:0>															
0x00A4	OPTOINFIL1	31:16	reserviert (*)															
0x00A8	OPTOINFIL2	15:0	reserviert (*)															
0x00AC	OPTOINFIL3	31:16	reserviert (*)															
0x00B0	OPTOINFIL4	15:0	reserviert (*)															
0x00B4	OPTOINFIL5	31:16	reserviert (*)															
0x00C0	OPTOINFIL6	15:0	reserviert (*)															
0x00BC	OPTOINFIL7	31:16	reserviert (*)															
0x00C0	OPTOINFIL8	15:0	reserviert (*)															
0x00C4	OPTOINFIL9	31:16	reserviert (*)															
0x00C8	OPTOINFIL10	15:0	reserviert (*)															
			OPTOINFIL0 <7:0>															
			OPTOINFIL1 <7:0>															
			OPTOINFIL2 <7:0>															
			OPTOINFIL3 <7:0>															
			OPTOINFIL4 <7:0>															
			OPTOINFIL5 <7:0>															
			OPTOINFIL6 <7:0>															
			OPTOINFIL7 <7:0>															
			OPTOINFIL8 <7:0>															
			OPTOINFIL9 <7:0>															
			OPTOINFIL10 <7:0>															

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x00CC	OPTOINFIL11	31:16 15:0	reserviert (*) OPTOINFIL11 <15:0>															
0x00D0	OPTOINFIL12	31:16 15:0	reserviert (*) OPTOINFIL12 <15:0>															
0x00D4	OPTOINFIL13	31:16 15:0	reserviert (*) OPTOINFIL13 <15:0>															
0x00D8	OPTOINFIL14	31:16 15:0	reserviert (*) OPTOINFIL14 <15:0>															
0x00DC	OPTOINFIL15	31:16 15:0	reserviert (*) OPTOINFIL15 <15:0>															
0x00E0	OPTOINFIL16	31:16 15:0	reserviert (*) OPTOINFIL16 <15:0>															
0x00E4	OPTOINFIL17	31:16 15:0	reserviert (*) OPTOINFIL17 <15:0>															
0x00E8	OPTOINFIL18	31:16 15:0	reserviert (*) OPTOINFIL18 <15:0>															
0x00EC	OPTOINFIL19	31:16 15:0	reserviert (*) OPTOINFIL19 <15:0>															
0x00F0	OPTOINFIL20	31:16 15:0	reserviert (*) OPTOINFIL20 <15:0>															
0x00F4	OPTOINFIL21	31:16 15:0	reserviert (*) OPTOINFIL21 <15:0>															
0x00F8	OPTOINFIL22	31:16 15:0	reserviert (*) OPTOINFIL22 <15:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x00FC	OPTOINFIL23	31:16	reserviert (*)															
		15:0																
0x0100	OPTOINFIL24	31:16	reserviert (*)															
		15:0																
0x0104	OPTOINFIL25	31:16	reserviert (*)															
		15:0																
0x0108	OPTOINFIL26	31:16	reserviert (*)															
		15:0																
0x010C	OPTOINFIL27	31:16	reserviert (*)															
		15:0																
0x0110	OPTOINFIL28	31:16	reserviert (*)															
		15:0																
0x0114	OPTOINFIL29	31:16	reserviert (*)															
		15:0																
0x0118	OPTOINFIL30	31:16	reserviert (*)															
		15:0																
0x011C	OPTOINFIL31	31:16	reserviert (*)															
		15:0																

(*) reservierter Bereich ist mit 0 zu belegen

Register OPTOIN:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R							
	OPTOIN <31:24>							
23:16	R							
	OPTOIN <23:16>							
15:8	R							
	OPTOIN <15:8>							
7:0	R							
	OPTOIN <7:0>							

Bit 31 - 0 **OPTOIN <31:0>**

jedes Bit entspricht einem Optokopplereingang

(Z.B. IN00 = OPTOIN<0>, IN13 = OPTOIN<13>)

Liegt an einem Eingang ein HIGH an, so steht in dem dazugehörigen Bit eine 1, ansonsten eine 0

Register OPTOINFILx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R/W							
	-							
23:16	R/W							
	-							
15:8	R/W							
	OPTOINFILx <15:8>							
7:0	R/W							
	OPTOINFILx <7:0>							

Bit 31 - 16 reserviert (mit dem Wert 0 beschreiben)

Bit 15 - 0 **OPTOINFILx <15:0>** (default = 0)

Der Wert bestimmt die Filterdauer des Filters x in μ s

6. Zähler

Die WASCO-PCIe8232 stellt insgesamt 32 32-Bit-Ereigniszähler (steigende Flanken) zur Verfügung. Dabei kann jeder einzelne Zähler einem digitalen Eingang frei zugeordnet werden. Des Weiteren besteht bei jedem Zähler die Möglichkeit, einen Interrupt bei Überlauf auszulösen.

6.1 Grundfunktion

1. Um einen Zähler zu verwenden, muss zu Beginn die Quelle ausgewählt werden. Hierfür hat jeder Zähler sein eigenes 32Bit Register (COUNTMUXxx).
2. Als nächstes muss der Counter über das Register COUNTLDxxx vorgeladen werden. In der Regel wird hier der Wert 0 in das Register geschrieben.
3. Zuletzt wird durch das Setzen des ersten Bits im Register COUNTExx der Zähler aktiviert. Ab nun beginnt der Zähler jede steigende Flanke zu zählen. Im Falle eines Überlaufs wird im Register COUNTIR das dem Zähler entsprechende Bit gesetzt. Um einen weiteren Überlauf zu erkennen, muss dieses Bit durch das Setzen des dem Zähler zugeteilten Bits im Register COUNTIRr gelöscht werden.
4. Der Zählerstand lässt sich durch das Auslesen des Registers COUNTxx ermitteln.

6.2 Interruptfunktion

Bei jedem Überlauf eines Zählers wird im Register COUNTIR das dem Zähler zugeordnete Bit gesetzt. Wurde der Interruptkanal durch das Setzen des entsprechenden Bits im Register COUNTIRe freigeschaltet, so wird der Überlauf an den Interruptcontroller weitergeleitet. Um das Überlaufbit rücksetzen zu können, muss im Register COUNTIRr das dem Zähler zugeordnete Bit gesetzt werden. Nach dem internen Rücksetzen des Überlaufbits wird automatisch das gesetzte Bit im Register COUNTIRr zurückgesetzt.

6.3 Portadressen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x1000	COUNT0e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1004	COUNT1e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1008	COUNT2e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x100C	COUNT3e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1010	COUNT4e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1014	COUNT5e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1018	COUNT6e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x101C	COUNT7e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1020	COUNT8e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1024	COUNT9e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1028	COUNT10e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x102C	COUNT11e	31:16	reserviert (*)															
		15:0	reserviert (*)															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x1030	COUNT12e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1034	COUNT13e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1038	COUNT14e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x103C	COUNT15e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1040	COUNT16e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1044	COUNT17e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1048	COUNT18e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x104C	COUNT19e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1050	COUNT20e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1054	COUNT21e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1058	COUNT22e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x105C	COUNT23e	31:16	reserviert (*)															
		15:0	reserviert (*)															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x1060	COUNT24e	31:16	reserviert (*)															
			en															
0x1064	COUNT25e	31:16	reserviert (*)															
			en															
0x1068	COUNT26e	31:16	reserviert (*)															
			en															
0x106C	COUNT27e	31:16	reserviert (*)															
			en															
0x1070	COUNT28e	31:16	reserviert (*)															
			en															
0x1074	COUNT29e	31:16	reserviert (*)															
			en															
0x1078	COUNT30e	31:16	reserviert (*)															
			en															
0x107C	COUNT31e	31:16	reserviert (*)															
			en															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x1100	COUNT0	31:16	COUNT0<31:16>															
		15:0	COUNT0<15:0>															
0x1104	COUNT1	31:16	COUNT1<31:16>															
		15:0	COUNT1<15:0>															
0x1108	COUNT2	31:16	COUNT2<31:16>															
		15:0	COUNT2<15:0>															
0x110C	COUNT3	31:16	COUNT3<31:16>															
		15:0	COUNT3<15:0>															
0x1110	COUNT4	31:16	COUNT4<31:16>															
		15:0	COUNT4<15:0>															
0x1114	COUNT5	31:16	COUNT5<31:16>															
		15:0	COUNT5<15:0>															
0x1118	COUNT6	31:16	COUNT6<31:16>															
		15:0	COUNT6<15:0>															
0x111C	COUNT7	31:16	COUNT7<31:16>															
		15:0	COUNT7<15:0>															
0x1120	COUNT8	31:16	COUNT8<31:16>															
		15:0	COUNT8<15:0>															
0x1124	COUNT9	31:16	COUNT9<31:16>															
		15:0	COUNT9<15:0>															
0x1128	COUNT10	31:16	COUNT10<31:16>															
		15:0	COUNT10<15:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x112C	COUNT11	31:16	COUNT11<31:16>															
		15:0	COUNT11<15:0>															
0x1130	COUNT12	31:16	COUNT12<31:16>															
		15:0	COUNT12<15:0>															
0x1134	COUNT13	31:16	COUNT13<31:16>															
		15:0	COUNT13<15:0>															
0x1138	COUNT14	31:16	COUNT14<31:16>															
		15:0	COUNT14<15:0>															
0x113C	COUNT15	31:16	COUNT15<31:16>															
		15:0	COUNT15<15:0>															
0x1140	COUNT16	31:16	COUNT16<31:16>															
		15:0	COUNT16<15:0>															
0x1144	COUNT17	31:16	COUNT17<31:16>															
		15:0	COUNT17<15:0>															
0x1148	COUNT18	31:16	COUNT18<31:16>															
		15:0	COUNT18<15:0>															
0x114C	COUNT19	31:16	COUNT19<31:16>															
		15:0	COUNT19<15:0>															
0x1150	COUNT20	31:16	COUNT20<31:16>															
		15:0	COUNT20<15:0>															
0x1154	COUNT21	31:16	COUNT21<31:16>															
		15:0	COUNT21<15:0>															
0x1158	COUNT22	31:16	COUNT22<31:16>															
		15:0	COUNT22<15:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x115C	COUNT23	31:16	COUNT23<31:16>															
0x1160	COUNT24	15:0	COUNT23<15:0>															
0x1164	COUNT25	31:16	COUNT24<31:16>															
0x1168	COUNT26	15:0	COUNT24<15:0>															
0x116C	COUNT27	31:16	COUNT25<31:16>															
0x1170	COUNT28	15:0	COUNT25<15:0>															
0x1174	COUNT29	31:16	COUNT26<31:16>															
0x1178	COUNT30	15:0	COUNT26<15:0>															
0x117C	COUNT31	31:16	COUNT27<31:16>															
0x1180	COUNTMUX0	15:0	COUNT27<15:0>															
0x1184	COUNTMUX1	15:0	COUNT28<31:16>															
0x1188	COUNTMUX2	15:0	COUNT28<15:0>															
		31:16	COUNT29<31:16>															
		15:0	COUNT29<15:0>															
		31:16	COUNT30<31:16>															
		15:0	COUNT30<15:0>															
		31:16	COUNT31<31:16>															
		15:0	COUNT31<15:0>															
		31:16	reserviert (*)															
		15:0	reserviert (*)															
		31:16	reserviert (*)															
		15:0	reserviert (*)															
		31:16	reserviert (*)															
		15:0	reserviert (*)															
		31:16	COUNTMUX0 <7:0>															
		15:0	COUNTMUX0 <7:0>															
		31:16	reserviert (*)															
		15:0	reserviert (*)															
		31:16	COUNTMUX1 <7:0>															
		15:0	COUNTMUX1 <7:0>															
		31:16	reserviert (*)															
		15:0	reserviert (*)															
		31:16	COUNTMUX2 <7:0>															
		15:0	COUNTMUX2 <7:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x118C	COUNTMUX3	31:16	reserviert (*)															
		15:0	COUNTMUX3 <7:0>															
0x1190	COUNTMUX4	31:16	reserviert (*)															
		15:0	COUNTMUX4 <7:0>															
0x1194	COUNTMUX5	31:16	reserviert (*)															
		15:0	COUNTMUX5 <7:0>															
0x1198	COUNTMUX6	31:16	reserviert (*)															
		15:0	COUNTMUX6 <7:0>															
0x119C	COUNTMUX7	31:16	reserviert (*)															
		15:0	COUNTMUX7 <7:0>															
0x11A0	COUNTMUX8	31:16	reserviert (*)															
		15:0	COUNTMUX8 <7:0>															
0x11A4	COUNTMUX9	31:16	reserviert (*)															
		15:0	COUNTMUX9 <7:0>															
0x11A8	COUNTMUX10	31:16	reserviert (*)															
		15:0	COUNTMUX10 <7:0>															
0x11AC	COUNTMUX11	31:16	reserviert (*)															
		15:0	COUNTMUX11 <7:0>															
0x11B0	COUNTMUX12	31:16	reserviert (*)															
		15:0	COUNTMUX12 <7:0>															
0x11B4	COUNTMUX13	31:16	reserviert (*)															
		15:0	COUNTMUX13 <7:0>															
0x11B8	COUNTMUX14	31:16	reserviert (*)															
		15:0	COUNTMUX14 <7:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x118C	COUNTMUX15	31:16	reserviert (*)															
		15:0	COUNTMUX15 <7:0>															
0x1190	COUNTMUX16	31:16	reserviert (*)															
		15:0	COUNTMUX16 <7:0>															
0x1194	COUNTMUX17	31:16	reserviert (*)															
		15:0	COUNTMUX17 <7:0>															
0x1198	COUNTMUX18	31:16	reserviert (*)															
		15:0	COUNTMUX18 <7:0>															
0x119C	COUNTMUX19	31:16	reserviert (*)															
		15:0	COUNTMUX19 <7:0>															
0x11A0	COUNTMUX20	31:16	reserviert (*)															
		15:0	COUNTMUX20 <7:0>															
0x11A4	COUNTMUX21	31:16	reserviert (*)															
		15:0	COUNTMUX21 <7:0>															
0x11A8	COUNTMUX22	31:16	reserviert (*)															
		15:0	COUNTMUX22 <7:0>															
0x11AC	COUNTMUX23	31:16	reserviert (*)															
		15:0	COUNTMUX23 <7:0>															
0x11B0	COUNTMUX24	31:16	reserviert (*)															
		15:0	COUNTMUX24 <7:0>															
0x11B4	COUNTMUX25	31:16	reserviert (*)															
		15:0	COUNTMUX25 <7:0>															
0x11B8	COUNTMUX26	31:16	reserviert (*)															
		15:0	COUNTMUX26 <7:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x11BC	COUNTMUX27	31:16	reserviert (*)															
0x11C0	COUNTMUX28	15:0	COUNTMUX27 <7:0>															
0x11C4	COUNTMUX29	31:16	reserviert (*)															
0x11C8	COUNTMUX30	15:0	COUNTMUX28 <7:0>															
0x11CC	COUNTMUX31	31:16	reserviert (*)															
		15:0	COUNTMUX30 <7:0>															
			COUNTMUX31 <7:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Register COUNTxe:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U							R/W
	reserviert							en

Bit 31 - 1 reserviert (mit dem Wert 0 beschreiben)

Bit 0 **COUNTxe<0>** (default = 0)
 Zähler ein- bzw. ausschalten
 0 = ausschalten (default)
 1 = einschalten

Register COUNTx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R/W							
	COUNTx <31:24>							
23:16	R/W							
	COUNTx <23:16>							
15:8	R/W							
	COUNTx <315:8>							
7:0	R/W							
	COUNTx <7:0>							

Bit 31 - 0 **COUNTx <31:0>** (default = 0)

Aus dem Register kann der aktuelle Zählerstand des Zählers x ausgelesen sowie (z.B. für den Anfangszustand) beschrieben werden.

Register COUNTMUXx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	R/W							
	COUNTMUXx <7:0>							

Bit 31 - 8 reserviert (mit dem Wert 0 beschreiben)

Bit 7 - 0 **COUNTMUXx <7:0>** (default = 0)

Registerwert bestimmt die Kartenperipherie, welche am Zähler anliegt

0 = Optokopplereingang IN00 (default)

1 = Optokopplereingang IN01

.

.

.

31 = Optokopplereingang IN31

255 - 32 = reserviert -> mit 0 belegen

7. Timer

Die zur Verfügung stehenden 32Bit-Timer lassen sich als Zeitgeber oder zur konfigurierbaren Intervall-Interruptauslösung verwenden. Dabei können Intervalle zwischen 0 und 4294967295 μ s in 1- μ s-Schritten eingestellt werden.

7.1 Anwendung Intervall-Interruptauslösung

1. Zu Beginn muss der Timer x durch Löschen von Bit 0 des Registers TIMERx deaktiviert und anschließend resettet werden. Der Reset wird durch das Beschreiben des Registers TIMERx mit dem Wert 0 durchgeführt.
2. Anschließend muss der Intervall festgelegt werden. Die Intervalldauer wird im beschreibbaren 32Bit Register TIMERCOMPx festgelegt.
$$\text{Intervalldauer} = (\text{TIMERCOMPx} + 1) * 1\mu\text{s}$$
3. Damit der Timer nach Ablauf des Intervalls einen Interrupt auslöst, muss dieser freigeschaltet werden, was über das Setzen des entsprechenden Bits im Register TIMERIRe geschieht. (Achtung: auch der Interruptcontroller muss freigeschaltet sein)
4. Ist der Timer fertig konfiguriert, kann er durch das Setzen von Bit 0 im Register TIMERxe aktiviert werden.
5. Wurde der Interrupt ausgelöst, kann dies im Register TIMERIR überprüft werden. Um einen erneuten Interrupt zu empfangen, muss das Quellenbit durch das Setzen des zugehörigen Resetbits im Register TIMERIRr gelöscht werden.

7.2 Portadressen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x1400	TIMER0e	31:16	reserviert (*)															
		15:0	en															
0x1404	TIMER1e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1420	TIMER0	31:16	TIMER0 <31:16>															
		15:0	TIMER0 <15:0>															
0x1424	TIMER1	31:16	TIMER1 <31:16>															
		15:0	TIMER0 <15:0>															
0x1430	TIMERCOMP0	31:16	TIMERCOMP0 <31:16>															
		15:0	TIMERCOMP0 <15:0>															
0x1434	TIMERCOMP1	31:16	TIMERCOMP1 <31:16>															
		15:0	TIMERCOMP1 <15:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Register TIMERxe:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U							R/W
	reserviert							en

Bit 31 - 1 reserviert (mit dem Wert 0 beschreiben)

Bit 0 **TIMERxe<0>** (default = 0)
 Timer starten bzw. stoppen
 0 = gestoppt (default)
 1 = gestartet

Register TIMERx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R/W							
	TIMERx<31:24>							
23:16	R/W							
	TIMERx<23:16>							
15:8	R/W							
	TIMERx<15:8>							
7:0	R/W							
	TIMERx<7:0>							

Bit 31 - 0 **TIMERx<0>** (default = 0)

Aus dem Register kann der aktuelle Wert des Timers x ausgelesen sowie (z.B. für den Anfangszustand) beschrieben werden

Register TIMERCMPx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R/W							
	TIMERCMPx<31:24>							
23:16	R/W							
	TIMERCMPx<23:16>							
15:8	R/W							
	TIMERCMPx<15:8>							
7:0	R/W							
	TIMERCMPx<7:0>							

Bit 31 - 0 **TIMERCMPx<0>** (default = 0)
 Der Wert des TIMERCMP-Registers bestimmt die Intervalldauer des Timers.
 TIMERCMP = Intervalldauer - 1

8. Input-Capture-Einheit

Die Input-Capture-Einheiten (IC-Unit) ermöglichen dem Anwender Pulsdauer und Periodendauer von eingehenden Signalen zu messen. Dabei hat jede Einheit einen eigenen 32Bit-Timer für die Zeitmessung in 1 μ s-Schritten und kann durch Programmierung jedem digitalen Eingang zugeordnet werden.

8.1 Kontinuierliche Messung periodischer Signale

In diesem Modus wird bei Aktivierung das Eingangssignal regelmäßig abgetastet und dabei Periodendauer sowie Pulsdauer ermittelt. Dabei beginnt die Einheit bei der ersten steigenden Flanke am Eingang mit der Messung und schließt diese bei folgender steigender Flanke ab. Nach Abschließen der Messung wird automatisch die Periodendauer und Pulsdauer berechnet und die Werte in die Register ICPERIODLx sowie ICPULSLx geschrieben. Bei der nächsten steigenden Flanke beginnt die Einheit von selbst mit der nächsten Messung.

8.1.1 Anwendung

1. Sorgen Sie dafür, dass die zu verwendende IC-Unit vor der Konfiguration deaktiviert ist. Die IC-Unit ist durch das Löschen des Bit 0 im Register ICUNITex ausgeschaltet.
2. Ist die IC-Unit deaktiviert, führen Sie die Konfiguration im Register ICCONFIGx durch. Für die kontinuierliche Messung periodischer Signale schreiben Sie in dem Mode-Bereich den Wert b0000(bin).
3. Ist die Unit konfiguriert, muss die Quelle ausgewählt werden, indem diese in das Register ICMUXx geschrieben wird.
4. Um nun die Messung zu starten, setzen Sie das Bit 0 im Register ICUNITex.

Achtung: Beachten Sie die unterschiedlichen Schaltverzögerungen bei der Verwendung der Optokopplereingänge. Diese verändern die Pulsbreite.

8.1.2 Interruptfunktion

Neben der Messung der Periodendauer sowie der Pulsdauer gibt es die Möglichkeit nach Abschluss dieser einen Interrupt auszulösen.

Dafür aktivieren Sie die Interruptfunktion durch Setzen des entsprechenden Bits im Register ICUNITRe. Wird der Interrupt ausgelöst, so ist die Quelle im Register ICUNITIR auszulesen sowie durch das Setzen des entsprechenden Bits im Register ICUNITIRr wieder freischaltbar.

8.2 Portadressen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x14C0	ICUNIT0e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x14C4	ICUNIT1e	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x14E0	ICCONFIG0	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x14E4	ICCONFIG1	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1500	ICMUX0	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1504	ICMUX1	31:16	reserviert (*)															
		15:0	reserviert (*)															
0x1540	ICPULS0	31:16	ICPULS0 <31:16>															
		15:0	ICPULS0 <15:0>															
0x1544	ICPULS1	31:16	ICPULS1 <31:16>															
		15:0	ICPULS1 <15:0>															
0x1560	ICPERIOD0	31:16	ICPERIOD0 <31:16>															
		15:0	ICPERIOD0 <15:0>															
0x1504	ICPERIOD0	31:16	ICPERIOD1 <31:16>															
		15:0	ICPERIOD1 <15:0>															

(*) reservierter Bereich ist mit 0 zu belegen

Register ICUNITx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U							R/W
	reserviert							en

Bit 31 - 1 reserviert (mit dem Wert 0 beschreiben)

Bit 0 **ICUNITx<0>** (default = 0)
 IC-Unit starten bzw. stoppen
 0 = gestoppt (default)
 1 = gestartet (führt Messungen durch)

Register ICCONFIGx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U				R/W			
	reserviert				ICMODEx <3:0>			

Bit 31 - 4 reserviert (mit dem Wert 0 beschreiben)

Bit 3 - 0 **ICMODEx<3:0>** (default = 0)
 Bestimmt den Modus, in welchem die IC-Einheit läuft
 0 = Mode 0 führt eine kontinuierliche Messung von Perioden- und Pulsdauer periodischer Signale durch (default)
 1 - 15 = reserviert (mit 0 belegen)

Register ICMUXx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	R/W							
	ICMUXx <7:0>							

Bit 31 - 8 reserviert (mit dem Wert 0 beschreiben)

Bit 7 - 0 **ICMUXx <7:0>** (default = 0)

Registerwert bestimmt die Kartenperipherie, welche an der IC-Einheit anliegt

0 = Optokopplereingang IN00 (default)

1 = Optokopplereingang IN01

.

.

.

31 = Optokopplereingang IN31

255 - 32 = reserviert -> mit 0 belegen

Register ICPULSx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R							
	ICPULSx <31:24>							
23:16	R							
	ICPULSx <23:16>							
15:8	R							
	ICPULSx <15:8>							
7:0	R							
	ICPULSx <7:0>							

Bit 31 - 0 **ICPULSx<31:0>**

Aus dem Register kann die zuletzt gemessene Pulsdauer in μ s ausgelesen werden

Register ICPERIODx:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R							
	ICPERIODx <31:24>							
23:16	R							
	ICPERIODx <23:16>							
15:8	R							
	ICPERIODx <15:8>							
7:0	R							
	ICPERIODx <7:0>							

Bit 31 - 0 **ICPERIODx<31:0>**

Aus dem Register kann die zuletzt gemessene Periodendauer in μ s ausgelesen werden

9. Interruptcontroller

Um die einzelnen Interrupts aus den verschiedenen möglichen Quellen zu verarbeiten, wird der interne Interruptcontroller verwendet. Über ihn können einzelne Interruptquellen freigegeben oder die Quellen ausgelöster Interrupts identifiziert werden.

Wie Abb. 9.1 zeigt, stellt das 32-Bit-Register INTCON die Zentraleinheit dar. Hier werden alle möglichen Interruptquellen (teilweise schon aufbereitet) zusammengeführt.

Wird ein Interrupt z.B. durch eine Flanke an einem Optokopplereingang ausgelöst, wird dieser an das erste Bit im INTCON-Register weitergeleitet. Sobald der Registerwert von INTCON ungleich 0 ist (ein oder mehrere Interrupts liegen an), wird dieser an INT weitergeleitet. INT stellt dabei eine Art Torregister dar. Ist die Interruptfunktion der Karte aktiviert (INTe = 1) und das Register zurückgesetzt, so wird der Interrupt an den PC weitergegeben. Wurde der Interrupt ausgelöst, wird die Interruptleitung zum PC für weitere Interrupts gesperrt. Bevor diese wieder freigegeben werden kann, muss die Quelle bestimmt und der Auslöser behoben werden. Während dieser Zeit können zwar weitere Interrupts von anderen Quellen auf der Karte ausgelöst werden (z.B. durch andere Flankeneingänge oder Timer), jedoch werden diese nicht an den PC weitergeleitet. Wird ein Interruptauslöser bearbeitet und die jeweilige Quelle wieder freigegeben, wird das jeweilige Bit im Register INTCON automatisch auf 0 gesetzt. Sind alle Interruptauslöser bearbeitet und zurückgesetzt (INT = 0), kann das Register INT durch das Setzen des ersten Bits im Register INTTr gelöscht werden und ein weiterer Interrupt kann an den PC geschickt werden.

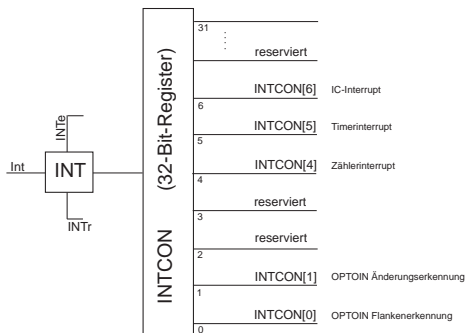


Abb. 91

Da z.B. bei einem Optokopplereingangsflankeninterrupt mehrere Quellen in Frage kommen, werden die Quelleitungen zum Register INTCON meist aufbereitet. Dies bedeutet, dass ein weiteres 32-Bit-Register an dem jeweiligen Bit des INTCON-Registers anliegen kann. Im Falle der Flankenerkennung der Optokopplereingänge ist dies das Register OPTOINF. In dem Register stellt jedes Bit einen Optokopplereingang dar (siehe Registerbeschreibung). Die einzelnen Eingänge können einzeln als Interruptquelle freigegeben werden (OPTOINFe) und nach einem ausgelösten und bearbeiteten Interrupt wieder freigegeben werden (OPTOINFr). Ist dies geschehen, geht das jeweilige Bit im Register INTCON automatisch auf 0.

Anwendung

1. Konfiguration

- a) Überprüfen, ob alle Interruptquellen gelöscht sind (INTCON = 0)
- b) Einzelne Interruptquellen freigeben (siehe Dokumentation der entsprechenden Peripherie)
- c) Interruptfunktion freischalten (INTe = 1)

2. Interruptroutine

- a) Interruptquellenperipherie identifizieren durch das Lesen von INTCON und falls nötig entsprechender Peripherieregister
- b) Interrupt löschen
- c) Überprüfen, ob noch weitere Interrupts anliegen (INTCON = 0?)
- d) falls c) zutrifft, alle anderen Interrupts ebenfalls löschen
- e) Interruptfunktion wieder freigeben (INTr = 1)

9.1 Portadressen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x0280	INTe	31:16	reserviert (*)															
0x0284	INTr	15:0	reserviert (*)															
0x0288	INTCON	31:16	reserviert (*)															
0x028C	OPTONIFe	15:0	reserviert (*)															
0x0294	OPTONIFr	31:16	reserviert (*)															
0x029C	OPTONIF	15:0	reserviert (*)															
0x02A8	OPTONICe	15:0	reserviert (*)															
0x02AC	OPTONICCe	15:0	reserviert (*)															
0x02B4	OPTONICr	31:16	reserviert (*)															
0x02B8	OPTONIC	15:0	reserviert (*)															
0x0340	COUNTIRe	31:16	reserviert (*)															
0x0344	COUNTIRr	15:0	reserviert (*)															

(*) reservierter Bereich ist mit 0 zu belegen

Offset-Adresse	Register Name	Bit Range	Bits															
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0
0x0348	COUNTIR	31:16	COUNTIR<31:16>															
0x0360	TIMERIRe	15:0	COUNTIR<15:0>															
0x0364	TIMERIRr	31:16	reserviert (*)															
0x0368	TIMERIR	15:0	reserviert (*)															
0x036C	ICUNITIRe	31:16	reserviert (*)															
0x0370	ICUNITIRr	15:0	reserviert (*)															
0x0374	ICUNITIR	31:16	reserviert (*)															
		15:0	reserviert (*)															

(*) reservierter Bereich ist mit 0 zu belegen

Register INTe:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U							R/W
	reserviert							en

Bit 31 - 1 reserviert (mit dem Wert 0 beschreiben)

Bit 0 **INTe<0>** (default = 0)

Interruptfunktion der Karte freischalten bzw. sperren

0 = Interrupt gesperrt (default)

1 = Interrupt freigeben

Register INTr:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U							W
	reserviert							en

Bit 31 - 1 reserviert (mit dem Wert 0 beschreiben)

Bit 0 **INTr<0>**

Mit dem Schreiben einer 1 wird das Register INTCON auf 0 gesetzt und es kann ein neuer Interrupt ausgelöst werden.

Register INTCON:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U	R			U		R	
	reserviert	INTCON <6:4>			reserviert		INTCON <1:0>	

Bit 31 - 7 reserviert (mit dem Wert 0 belegt)

Bit 6 **INTCON<6>**: signalisiert einen Interrupt von einer der IC-Einheiten
 0 = es wurde kein Interrupt von einer IC-Einheit ausgelöst
 1 = Eine der IC-Einheiten hat einen Interrupt ausgelöst

Bit 5 **INTCON<5>**: signalisiert einen Interrupt von einem der Timer
 0 = es wurde kein Interrupt von einem Timer ausgelöst
 1 = Eine der Timer hat einen Interrupt ausgelöst

Bit 4 **INTCON<4>**: signalisiert einen Interrupt von einem der Zähler
 0 = es wurde kein Interrupt von einem Zähler ausgelöst
 1 = Einer der Zähler hat einen Interrupt ausgelöst

Bit 3 - 2 reserviert (mit dem Wert 0 belegt)

Bit 1 **INTCON<1>**: signalisiert einen Interrupt ausgelöst durch eine Änderung des für diesen Interrupt frei geschalteten Optokopplereingangs
 0 = es wurde kein Änderungsinterrupt durch die Optokopplereingänge ausgelöst
 1 = es wurde ein Änderungsinterrupt durch die Optokopplereingänge ausgelöst

Bit 0 **INTCON<0>**: signalisiert einen Interrupt ausgelöst durch eine steigende Flanke an einem des für diesen Interrupt frei geschalteten Optokopplereingangs
 0 = es wurde kein Flankeninterrupt durch die Optokopplereingänge ausgelöst
 1 = es wurde ein Flankeninterrupt durch die Optokopplereingänge ausgelöst

Register OPTOINIFe

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R/W							
	OPTOINIFe <31:24>							
23:16	R/W							
	OPTOINIFe <23:16>							
15:8	R/W							
	OPTOINIFe <15:8>							
7:0	R/W							
	OPTOINIFe <7:0>							

Bit 31 - 0 **OPTOINIFe<31:0>** In dem Registerabschnitt können einzelne Optokopplereingänge als Quelle freigeschaltet werden, um bei einer anliegenden positiven Flanke einen Interrupt auszulösen. Jedes Bit entspricht einem Optokopplereingang (z.B. IN00 => OPTOINIFe<0>, IN13 => OPTOINIFe<13>). Eine 1 im Bit schaltet die Flankeninterruptfunktion des Optokopplereingangs frei, eine 0 sperrt diese.

Register OPTOINIFr

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	W							
	OPTOINIFr <31:24>							
23:16	W							
	OPTOINIFr <23:16>							
15:8	W							
	OPTOINIFr <15:8>							
7:0	W							
	OPTOINIFr <7:0>							

Bit 31 - 0 **OPTOINIFr<31:0>** Jedes Bit entspricht einem Optokopplereingang (z.B. IN00 => OPTOINIFr<0>, IN13 => OPTOINIFr<13>). Wurde an einem Optokopplereingang ein Flankeninterrupt ausgelöst, muss dessen Signalbit im Register OPTOINIF zurückgesetzt werden. Dies erfolgt durch das Setzen (= 1) des entsprechenden OPTOINIFr-Bits. Die OPTOINIFr-Bits werden nach dem Rücksetzen von selbst auf 0 zurückgesetzt.

Register OPTOINIF

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R							
	OPTOINIF <31:24>							
23:16	R							
	OPTOINIF <23:16>							
15:8	R							
	OPTOINIF <15:8>							
7:0	R							
	OPTOINIF <7:0>							

Bit 31 - 0 **OPTOINIF<31:0>** zeigt, ob an einem der Optokopplereingänge eine steigende Flanke angelegen ist. Jedes Bit entspricht einem Optokopplereingang (z.B. IN00 => OPTOINIF<0>, IN13 => OPTOINIF<13>). Eine 1 im jeweiligen Bit bedeutet, dass seit dem letzten Reset am Eingang eine steigende Flanke angelegt war, eine 0, dass keine Flanke angelegt ist.

Register OPTOINICe:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U							R/W
	reserviert							en

Bit 31 - 1 reserviert (mit dem Wert 0 beschreiben)

Bit 0 **OPTOINICe<0>** (default = 0) Interruptfunktion zur Erkennung von Änderungen an den Optokopplereingängen freischalten
 0 = Interrupt gesperrt (default)
 1 = Interrupt freigeben

Register OPTOINICc:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R/W							
	OPTOINICc<31:24>							
23:16	R/W							
	OPTOINICc<23:16>							
15:8	R/W							
	OPTOINICc<15:8>							
7:0	R/W							
	OPTOINICc<7:0>							

Bit 31 - 0 **OPTOINICc<31:0>** (default = 0)

Einzelne Optokopplereingänge für Interruptfunktion zur Erkennung von Änderungen an den Optokopplereingängen freischalten bzw. sperren. Jedes Bit entspricht einem Optokopplereingang (z.B. IN00 => OPTOINICc<0>, IN13 => OPTOINICc<13>)
 0 = Interrupt gesperrt (default)
 1 = Interrupt freigeben

Register OPTOINICr:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U							W
	reserviert							re

Bit 31 - 15 reserviert (mit dem Wert 0 beschreiben)

Bit 15 - 0 **OPTOINICr<0>** (default = 0)

Wurde ein Interrupt durch eine Änderung an den Optokopplereingängen ausgelöst, muss das Quellenregister OPTOINIC zurück auf 0 gesetzt werden. Dies erfolgt durch das Setzen (=1) des OPTOINICr-Bits. Das OPTOINICr-Bit wird nach dem Rücksetzen von selbst auf 0 zurückgesetzt.

Register OPTOINIC:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	-							
23:16	U							
	-							
15:8	U							
	-							
7:0	U							R
	-							OPTOINIC<0>

Bit 31 - 1 undefiniert

Bit 0 **OPTOINIC<0>** zeigt an, ob eine Änderung an einem freigegebenen Optokopplereingang stattgefunden hat.
 0 = keine Änderung
 1 = Änderung an einem freigegebenen Optokopplereingang

Register COUNTIRE:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R/W							
	COUNTIRE<31:24>							
23:16	R/W							
	COUNTIRE<23:16>							
15:8	R/W							
	COUNTIRE<15:8>							
7:0	R/W							
	COUNTIRE<7:0>							

Bit 31 - 0 **COUNTIRE<31:0>** (default = 0)
 Hiermit können die Interruptfunktionen der Zähler frei geschaltet werden. Jedes Bit entspricht einem Zähler (z.B. Zähler 0 => COUNTIRE<0>, Zähler 13 => COUNTIRE<13>)
 0 = Interrupt gesperrt (default)
 1 = Interrupt freigeben

Register COUNTIRr:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	R/W							
	COUNTIRr<31:24>							
23:16	R/W							
	COUNTIRr<23:16>							
15:8	R/W							
	COUNTIRr<15:8>							
7:0	R/W							
	COUNTIRr<7:0>							

Bit 31 - 0 **COUNTIRr<31:0>**

Jedes Bit entspricht einem Zähler (z.B. Zähler 0 => COUNTIRr<0>, Zähler 13 => COUNTIRr<13>). Wurde durch einen Zähler ein Interrupt ausgelöst, muss dessen Signalbit im Register COUNTIR zurückgesetzt werden. Dies erfolgt durch das Setzen (= 1) des entsprechenden COUNTIRr-Bits. Die COUNTIRr-Bits werden nach dem Rücksetzen von selbst auf 0 zurückgesetzt.

Register COUNTIR:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	COUNTIR<31:24>							
23:16	U							
	COUNTIR<23:16>							
15:8	R/W							
	COUNTIR<15:8>							
7:0	R/W							
	COUNTIR<7:0>							

Bit 31 - 0 **COUNTIR<31:0>** zeigt an, ob durch einen Zähler ein Interrupt ausgelöst wurde. Jedes Bit entspricht einem Zähler (z.B. Zähler 0 => COUNTIR<0>, Zähler 13 => COUNTIR<13>) 0 = kein Interrupt 1 = Interrupt ausgelöst

Register TIMERIRe:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U						R/W	
	reserviert						TIMERIRe <1:0>	

Bit 31 - 2 reserviert (mit dem Wert 0 beschreiben)

Bit 1 - 0 **TIMERIRe<1:0>** hiermit können die Interruptfunktionen der Timer freigeschaltet werden. Jedes Bit entspricht einem Timer (z.B. Timer 0 => TIMERIRe<0>, Timer 1 => TIMERIRe<1>)
 0 = Interrupt gesperrt (default)
 1 = Interrupt freigegeben

Register TIMERIRr:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U						R/W	
	reserviert						TIMERIRr <1:0>	

Bit 31 - 2 reserviert (mit dem Wert 0 beschreiben)

Bit 1 - 0 **TIMERIRr<1:0>** Jedes Bit entspricht einem Timer (z.B. Timer 0 => TIMERIRr<0>, Timer 1 => TIMERIRr<1>). Wurde durch einen Timer ein Interrupt ausgelöst, muss dessen Signalbit im Register TIMERIRr zurückgesetzt werden. Dies erfolgt durch das Setzen (= 1) des entsprechenden TIMERIRr-Bits. Die TIMERIRr-Bits werden nach dem Rücksetzen von selbst auf 0 zurückgesetzt.

Register TIMERIR:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	R							
	reserviert						TIMERIR <1:0>	

Bit 31 - 2 reserviert (mit dem Wert 0 beschreiben)

Bit 1 - 0 **TIMERIR<1:0>** zeigt an, ob durch einen der Timer ein Interrupt ausgelöst wurde. Jedes Bit entspricht dabei einem Timer (z.B. Timer 0 => TIMERIR<0>, Timer 1 => TIMERIR<1>)
 0 = kein Interrupt ausgelöst
 1 = Interrupt ausgelöst

Register ICUNITIRE:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U							
	reserviert						R/W	
							ICUNITIRE<1:0>	

Bit 31 - 2 reserviert (mit dem Wert 0 beschreiben)

Bit 1 - 0 **ICUNITIRE<1:0>** hiermit können die Interruptfunktionen der IC-Einheiten freigeschaltet werden. Jedes Bit entspricht einer IC-Einheit (z.B. IC-Unit 0 => ICUNITIRE<0>, IC-Unit 1 => ICUNITIRE<1>)
 0 = Interrupt gesperrt (default)
 1 = Interrupt freigegeben

Register ICUNITIRr:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	U						R/W	
	reserviert						ICUNITIRr<7:0>	

Bit 31 - 2 reserviert (mit dem Wert 0 beschreiben)

Bit 1 - 0 **ICUNITIRr<1:0>** Jedes Bit entspricht einer IC-Einheit (z.B. IC-Unit 0 => ICUNITIRr<0>, IC-Unit 1 => ICUNITIRr<1>). Wurde durch eine IC-Einheit ein Interrupt ausgelöst, muss dessen Signalbit im Register ICUNITIR zurückgesetzt werden. Dies erfolgt durch das Setzen (= 1) des entsprechenden ICUNITIRr-Bits. Die ICUNITIRr-Bits werden nach dem Rücksetzen von selbst auf 0 zurückgesetzt.

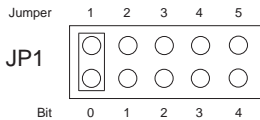
Register ICUNITIR:

Bit Range	Bit 31/23/15/7	Bit 30/22/14/6	Bit 29/21/13/5	Bit 28/20/12/4	Bit 27/19/11/3	Bit 26/18/10/2	Bit 25/17/9/1	Bit 24/16/8/0
31:24	U							
	reserviert							
23:16	U							
	reserviert							
15:8	U							
	reserviert							
7:0	R							
	reserviert						ICUNITIR <1:0>	

Bit 31 - 2 reserviert (mit dem Wert 0 beschreiben)

Bit 1 - 0 **ICUNITIR<1:0>** zeigt an, ob durch eine der IC-Einheiten ein Interrupt ausgelöst wurde. Jedes Bit entspricht dabei einer IC-Einheit (z.B. IC-Unit 0 => ICUNITIR<0>, IC-Unit 1 => ICUNITIR<1>).
 0 = kein Interrupt ausgelöst
 1 = Interrupt ausgelöst

10. Board-Identifikation



Die Board-Identifikation dient zur Unterscheidung mehrerer PC-Karten gleichen Typs im Computer. Sie erfolgt durch einen Jumperblock, welcher per Software gelesen werden kann.

Die zu lesende Board-Identifikation besteht aus einem Wort (16 Bit) und ist wie folgt aufgebaut:

Bit	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Jumper												5	4	3	2	1
Board ID Register	0	0	0	0	0	0	0	0	0	0	0	x	x	x	x	x

„x“ entspricht „1“, wenn der Jumper gesetzt ist, sonst „0“

Mittels des Lesebefehls kann die Jumperstellung des Jumperblocks JP1 ausgelesen werden. Die nicht benutzten Bits sind grundsätzlich „0“, ein gesetzter Jumper wird als „1“ gelesen.

Z.B.



Ergebnis des Lesebefehls: \$0005

10.1 Portadressen

Offset-Adresse	Register Name	Bit Range	Bits																
			31/15	30/14	29/13	28/12	27/11	26/10	25/9	24/8	23/7	22/6	21/5	20/4	19/3	18/2	17/1	16/0	
0xOFF8	BOARDID	31:16	reserviert (*)										reserviert (*)						Board ID
		15:0	reserviert (*)																

(*) reservierter Bereich ist mit 0 zu belegen

11. Programmierung unter Windows[®]

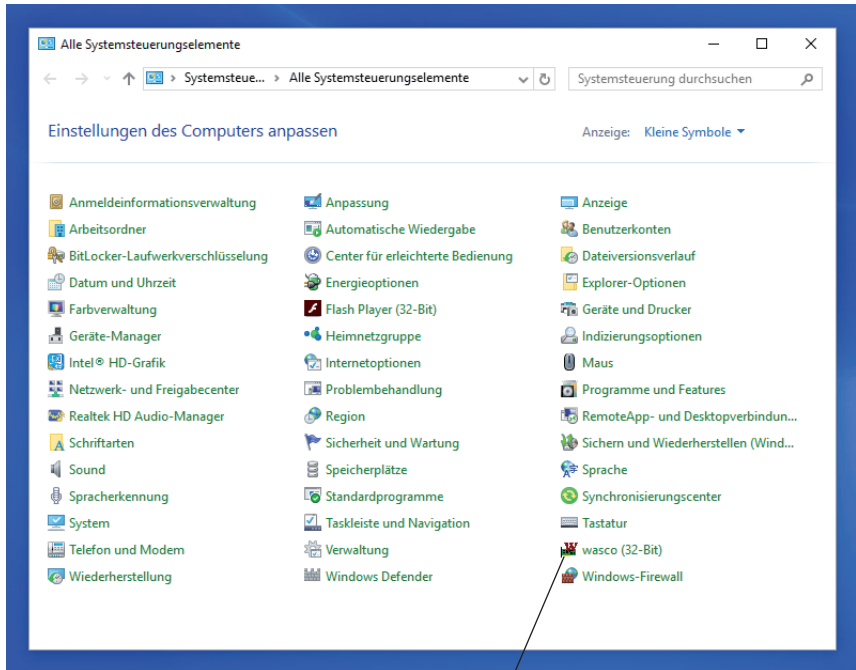
11.1 Installation des Windows[®] Treibers

Für die Anwendung der Karte unter Windows[®] ist es notwendig, einen speziellen Treiber zu installieren, der den Zugriff auf die Karte ermöglicht. Unter Windows[®] 10, 8 und 7 meldet das Betriebssystem selbständig nach dem Einschalten des PCs, dass eine neue Hardware-Komponente gefunden wurde. In diesem Fall legen Sie den Datenträger ein und weisen das System an, von diesem die Treiber-Dateien zu installieren. Sollte sich das Betriebssystem nicht melden, kann der Treiber auch im Gerätemanager installiert werden.

11.2 Installation der Windows[®] Entwicklungsdateien

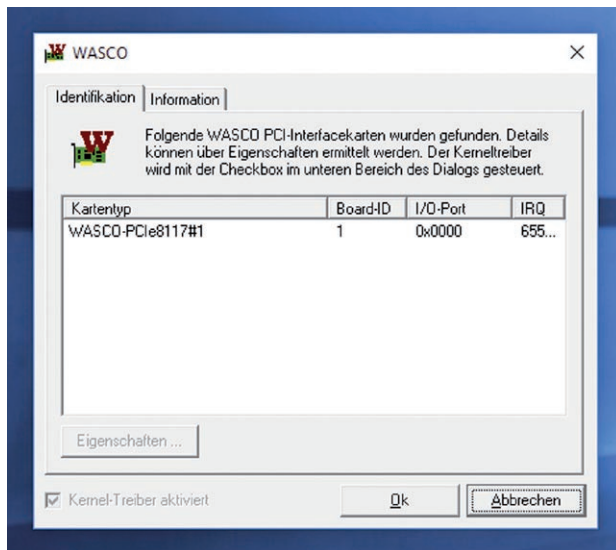
Zur Installation der Windows[®] Entwicklungsdateien führen Sie bitte die Datei "Setup.exe" im Ordner Treiber auf der mitgelieferten CD aus und folgen Sie den Installationsanweisungen.





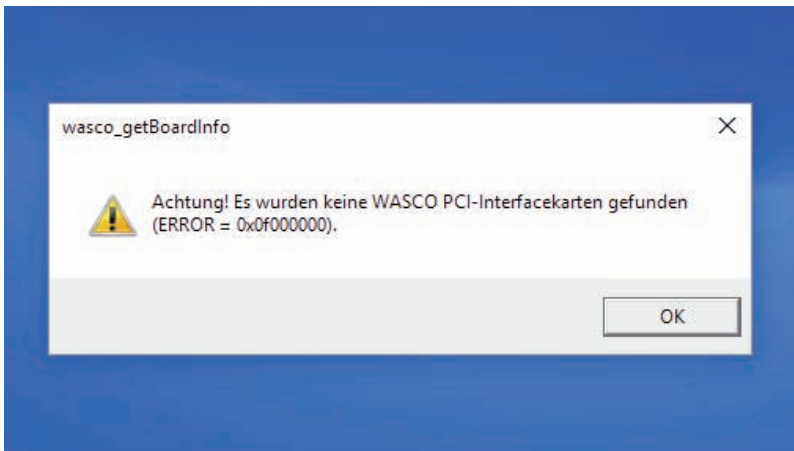
Wurden die Treiber- und Entwicklungsdateien vollständig installiert, finden Sie in der Systemsteuerung Ihres Rechners ein Icon zur Lokalisierung aller im System vorhandenen **wasco®** PCI- und PCIe-Karten.

Starten Sie die Kartenabfrage durch einen Doppelklick auf das "wasco®"-Icon. Folgendes Fenster erscheint: (Als Beispiel wurde hier eine OPTOIO-PCIe16ULTRA verwendet)!



Wurde Ihre Karte im System erkannt, wird der Boardname WASCO-PCIe8232, Board-ID, I/O-Adresse sowie die mögliche Interruptnummer für die jeweilige Karte in diesem Fenster angezeigt. Des Weiteren kann über den Reiter "Information" die Treiber-Version sowie der Standort der Treiberdatei abgefragt werden.

Wurde Ihre Karte im System nicht erkannt, wird folgende Fehlermeldung angezeigt:



Informieren Sie sich im Kapitel Fehlersuche über die möglichen Ursachen!

11.3 Programmierung der OPTOIN-PCle32 mit **wasco**[®]-Treiber

Nach Installation der Entwicklungsdateien von Kithara mittels des Setup-Programms befinden sich in dem Ordner **wasco** die entsprechenden Entwicklungsdateien sowie die Beispielprogramme. Weitere Beispielprogramme, speziell für den Zugriff auf die OPTOIN-PCle32, befinden sich auf der beiliegenden CD sowie auf unserer Homepage.

Die Programmierung der Hardwarekomponenten der OPTOIN-PCle32 erfolgt durch den Zugriff auf Memory Mapped I/O-Adressen, die sich abhängig von der vom BIOS des Systems für die OPTOIN-PCle32 vergebenen Basisadresse ergeben. Eine genauere Beschreibung zur Programmierung befindet sich in der Treiberdokumentation.

11.4 Zugriff auf die Karte OPTOIN-PCIe32^{ULTRA}

Der Zugriff auf die OPTOIN-PCIe32^{ULTRA} erfolgt ausschließlich über den Boardnamen (Kartentyp) WASCO-PCIe8232

11.5 Zuordnung der Memory Mapped I/O-Adressen

Die Memory Mapped I/O-Adressen der einzelnen Hardware-Komponenten ergeben sich abhängig von der Basisadresse wie folgend anhand einiger Beispiele gezeigt:

Port/Register	BA + Offset	RD/WR
Optokoppler-Eingangsport (IN00...IN31)	BA + \$0	RD
Board Identifikation	BA+ \$FF8	RD

Achtung! Die Offset-Konstanten des Treibers funktionieren nur für die PCI-Karten.

11.6 Kompatibilität zur OPTOIN-PCI32^{STANDARD}

Bei der Entwicklung der OPTOIN-PCIe32^{ULTRA} sowie dem dazugehörigen Treiber wurde speziell darauf geachtet, dass der Zugriff auf die Karte möglichst identisch mit der OPTOIN-PCI32 ist. Dies ermöglicht einen relativ einfachen Umstieg von PCI- auf PCIe-Karten bei bestehenden Programmen. Der Treiber (ab Version 8.02) ist sowohl für PCI als auch für PCIe verwendbar.

Was hat sich geändert bzw. was muss für die PCIe-Karte geändert werden:

1. Der Board-Name ist nicht mehr „OPTOIN-PCI32“ sondern „OPTOIN-PCIe32^{ULTRA}“
2. Die Funktionen zum Zugriff auf die Portadressen sind für die PCIe-Karte „wasco_outputPCIeW“ und „wasco_inputPCIeW“
3. Die Offsets für den Zugriff auf die Memory Mapped I/O Adressen haben sich geändert (Die Konstanten sind nur für die PCI-Karten verwendbar).
4. Über eine zusätzliche Adresse kann die Einstellung des Jumperblocks JP1 abgefragt werden. Dieser kann zum Beispiel für die Identifikation der OPTOIN-PCIe32^{ULTRA} bei der Nutzung von mehreren Karten im PC genutzt werden.

12. Programmierung unter Linux[®]

Für die Anwendung der Karte unter Linux[®] wird auf der mitgelieferten CD oder auf unserer Webseite ein Linux wasco[®]-Treiber zur Verfügung gestellt. Dieser liegt in Code-Form vor und kann daher auch jederzeit vom Kunden geändert und angepasst werden.

Der Treiber beinhaltet kein Interrupthandling, welches jedoch bei Bedarf jederzeit vom Kunden hinzugefügt werden kann. Grund dafür ist, dass das individuelle Interrupthandling im Kernel-Modul bearbeitet werden sollte.

12.1 Installation des Linux[®] Treibers

Unter Linux[®] ist es für den Zugriff auf die Karte notwendig, einen speziellen Treiber zu installieren, der den Zugriff auf die Karte ermöglicht. Dafür legen Sie den Datenträger ein und kopieren den Ordner des Linux-Treibers auf ihr System. Zur Installation folgen Sie den Angaben im readme-File

12.2 Unterstützte Linux-Distributionen/Kernelversionen

Der wasco[®]-Treiber wurde in folgenden Umgebungen getestet:

Ubuntu[®] 18.04.4 LTS (Kernel: 5.3.0)

12.3 Programmierung der OPTOIN-PCle32 mit wasco[®]-Treiber

Die Programmierung der Hardwarekomponenten der OPTOIN-PCle32 erfolgt durch den Zugriff auf Memory Mapped I/O-Adressen, die sich abhängig von der vom BIOS des Systems für die OPTOIN-PCle32 vergebenen Basisadresse ergeben.

Der Zugriff findet über die Funktionen pread und pwrite statt. Dabei werden unter der Programmiersprache C und C/C++ keine weiteren externen Libraries benötigt. Beispiele für den genauen Zugriff auf die OPTOIN-PCle32 befinden sich auf der beiliegenden CD sowie auf unserer Homepage.

Der Linux[®] wasco[®]-Treiber unterstützt kein Interrupthandling, welches jedoch bei Bedarf jederzeit durch den Kunden hinzugefügt werden kann.

12.4 Zugriff auf die Karte OPTOIN-PCle32^{ULTRA}

Der Zugriff auf die OPTOIN-PCle32^{ULTRA} erfolgt ausschließlich über den Boardnamen (Kartentyp) WASCO-PCle8232

12.5 Zuordnung der Memory Mapped I/O-Adressen

Die Memory Mapped I/O-Adressen der einzelnen Hardware-Komponenten ergeben sich abhängig von der Basisadresse wie folgend anhand einiger Beispiele gezeigt:

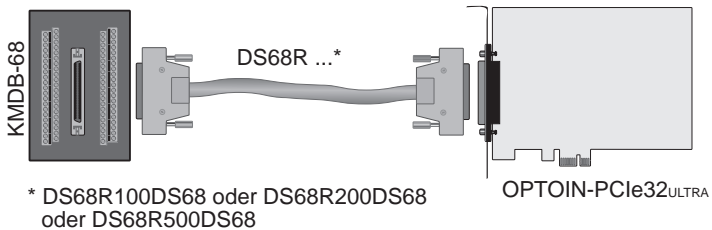
Port/Register	BA + Offset	RD/WR
Optokoppler-Eingangsport (IN00...IN31)	BA + \$0	RD
Board Identifikation	BA+ \$FF8	RD

13. Zubehör

13.1 Passendes **wasco**[®]-Zubehör

Anschlusssteile	EDV-Nr.
KMDB-68 Klemm-Modul	A-494800
DS68R100DS68 Verbindungsleitung	A-492200
DS68R200DS68 Verbindungsleitung	A-492400
DS68R200DS68 Verbindungsleitung	A-492800

13.2 Anschlusstechnik (Anwendungsbeispiele)



13.3 Einzelkomponenten zur Eigenkonfektionierung

Anschlusssteile	EDV-Nr.
SCSI-II Stecker 68pol. für Flachbandleitung	A-553200
SCSI-II Buchse 68pol. für Flachbandleitung	A-557200
Slotblech mit Ausschnitt für 68pol. Stecker/Buchse	A-577800
Flachbandleitung 68pol.	A-572800
SCSI-II Stecker 68pol. für Rundkabel	A-555340

14. Fehlersuche

Nachfolgend finden Sie eine kurze Zusammenstellung der häufigsten bekannten Fehlerursachen, die während der Inbetriebnahme oder während der Arbeit mit der OPTOIN-PCIe32 auftauchen können.

Prüfen Sie bitte zunächst folgende Punkte, bevor Sie mit Ihrem Händler Kontakt aufnehmen.

1. Sitzt die OPTOIN-PCIe32 richtig in der Steckverbindung?
2. Sind alle Kabelverbindungen in Ordnung?
3. Wurde die Karte im System richtig erkannt?
Prüfen Sie hierzu alle Einstellungen in Ihrem Rechner oder wenden Sie sich an Ihren Systemadministrator.
(Da es sich hierbei um Einstellungen im BIOS des Rechners handelt, können wir hier nicht näher darauf eingehen und verweisen hierzu auf Ihr Systemhandbuch)!
4. Wurde die neueste Treiberversion des **wasco**[®] Treibers installiert?
Updates finden Sie unter: <http://www.messcomp.com>

15. Technische Daten

Digitale Eingänge über Optokoppler

Optokoppler

32 Kanäle, galvanisch getrennt

Galvanische Trennung auch zwischen den einzelnen Kanälen mit zwei separaten Anschlüssen für jeden Kanal

Überspannungsschutz durch Schutzdioden

Zwei Eingangsspannungsbereiche durch Jumper wählbar:

Bereich 1 HIGH = 14..30 Volt
 LOW = 0..2 Volt

Bereich 2: HIGH = 5..15 Volt
 LOW = 0..1 Volt

Eingangsfrequenz: max. 10 kHz

Je Kanal ein digitaler Filter 16Bit [1µs]

Input-Capture-Einheit

2 IC-Einheiten an allen Eingängen schaltbar

Auflösung 32Bit [1µs]

Perioden- und Pulsdauermessungen

Zähler

32 Zähler an allen Eingängen schaltbar

Auflösung 32 Bit

Timer

2 Timer

Auflösung 32Bit [1µs]

Quarzoszillator

4 MHz

Board-Identifikation

5-fach Jumperblock

Anschlussstecker

1 * 68polige SCSI-Buchse

Bussystem

32 Bit PCIe-Bus (32 Bit Datenzugriff)

Abmessungen der Platine

94 mm x 111 mm (l x b)

standard heigth, full length card

Multilayer-Platine

Sonstiges

Kontroll-LEDs für Spannungsversorgung

16. Produkthaftungsgesetz

Hinweise zur Produkthaftung

Das Produkthaftungsgesetz (ProdHaftG) regelt die Haftung des Herstellers für Schäden, die durch Fehler eines Produktes verursacht werden.

Die Verpflichtung zu Schadenersatz kann schon gegeben sein, wenn ein Produkt aufgrund der Form der Darbietung bei einem nichtgewerblichen Endverbraucher eine tatsächlich nicht vorhandene Vorstellung über die Sicherheit des Produktes erweckt, aber auch wenn damit zu rechnen ist, dass der Endverbraucher nicht die erforderlichen Vorschriften über die Sicherheit beachtet, die beim Umgang mit diesem Produkt einzuhalten wären.

Es muss daher stets nachweisbar sein, dass der nichtgewerbliche Endverbraucher mit den Sicherheitsregeln vertraut gemacht wurde.

Bitte weisen Sie daher im Interesse der Sicherheit Ihre nichtgewerblichen Abnehmer stets auf Folgendes hin:

Sicherheitsvorschriften

Beim Umgang mit Produkten, die mit elektrischer Spannung in Berührung kommen, müssen die gültigen VDE-Vorschriften beachtet werden.

Besonders sei auf folgende Vorschriften hingewiesen:
VDE0100; VDE0550/0551; VDE0700; VDE0711; VDE0860.

Sie erhalten VDE-Vorschriften beim
vde-Verlag GmbH
Bismarckstraße 33, 10625 Berlin.

- * Vor Öffnen eines Gerätes den Netzstecker ziehen oder sicherstellen, dass das Gerät stromlos ist.
- * Bauteile, Baugruppen oder Geräte dürfen nur in Betrieb genommen werden, wenn sie vorher in ein berührungssicheres Gehäuse eingebaut wurden. Während des Einbaus müssen sie stromlos sein.
- * Werkzeuge dürfen an Geräten, Bauteilen oder Baugruppen nur benutzt werden, wenn sichergestellt ist, dass die Geräte von der Versorgungsspannung getrennt sind und elektrische Ladungen, die in im Gerät befindlichen Bauteilen gespeichert sind, vorher entladen wurden.
- * Spannungsführende Kabel oder Leitungen, mit denen das Gerät, das Bauteil oder die Baugruppe verbunden sind, müssen stets auf Isolationsfehler oder Bruchstellen untersucht werden. Bei Feststellen eines Fehlers in der Zuleitung muss das Gerät unverzüglich aus dem Betrieb genommen werden, bis die defekte Leitung ausgewechselt worden ist.
- * Bei Einsatz von Bauelementen oder Baugruppen muss stets auf die strikte Einhaltung der in der zugehörigen Beschreibung genannten Kenndaten für elektrische Größen hingewiesen werden.
- * Wenn aus den vorgelegten Beschreibungen für den nichtgewerblichen Endverbraucher nicht eindeutig hervorgeht, welche elektrischen Kennwerte für ein Bauteil gelten, so muss stets ein Fachmann um Auskunft ersucht werden.

Im Übrigen unterliegt die Einhaltung von Bau und Sicherheitsvorschriften aller Art (VDE, TÜV, Berufsgenossenschaften usw.) dem Anwender/Käufer.

17. EG-Konformitätserklärung

Für das folgende mit CE-Kennzeichen gekennzeichnete Erzeugnis

OPTOIN-PCIe32^{ULTRA}
EDV-Nummer A-844810

wird hiermit bestätigt, dass es den Anforderungen der betreffenden EMC-Richtlinien 2014/30/EU entspricht. Bei Nichteinhaltung der im Handbuch angegebenen Vorschriften zum bestimmungsgemäßen Betrieb des Produktes verliert diese Erklärung Ihre Gültigkeit.

Folgende Normen wurden berücksichtigt:

EN 55011: 2009 + A1. 2010 (Group 1, Class A)

EN 55022: 2010 / AC: 2011

EN 55024: 2010

EN 61000-6-4: 2007 + A1: 2011

EN 61000-6-2: 2005 / AC: 2005

(EN 6100-4-2: 2008; EN 6100-4-3: 2006 + A1: 2007 + A2; EN 6100-4-4: 2012;
EN 6100-4-5: 2014; EN 6100-4-6: 2013; EN 6100-4-8: 2009; EN 6100-4-11: 2004)

Diese Erklärung wird verantwortlich für den Hersteller

Messcomp Datentechnik GmbH
Neudecker Str. 11
83512 Wasserburg

abgegeben durch

Dipl.Ing.(FH) Hans Schnellhammer

Wasserburg, 15.11.2019



Referenzsystem-Bestimmungsgemäßer Betrieb

Die PC-Erweiterungskarte ist ein nicht selbständig betreibbares Gerät, dessen CE-Konformität nur bei gleichzeitiger Verwendung von zusätzlichen Computerkomponenten beurteilt werden kann. Die Angaben zur CE-Konformität beziehen sich deshalb ausschließlich auf den bestimmungsgemäßen Einsatz der PC-Erweiterungskarte in folgendem Referenzsystem:

Schaltschrank:	Vero IMRAK 3400	804-530061C 802-563424J 802-561589J
19" Gehäuse:	Vero PC-Gehäuse	145-010108L
19" Gehäuse:	Zusatzelektronik	519-112111C
Motherboard:	ASUS P5G41-M LE	
Schnittstellen:	OPTOIN-PCIe32 _{ULTRA}	A-844810